東芝CMOSデジタル集積回路　シリコン　モノリシック

TC74HC123AP, TC74HC123AF

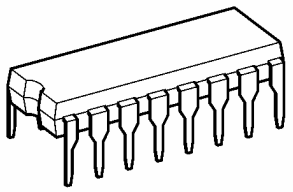
Dual Retriggerable Monostable Multivibrator

TC74HC123A は、シリコンゲート CMOS 技術を用いた高速 CMOS 2 回路入りモノステーブル･マルチバイブレータです。

CMOS の特長である低い消費電力で、LSTTL に匹敵する高速動作を実現できます。

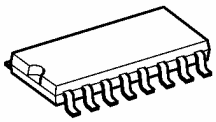
トリガ入力は、立ち下がりエッジでトリガする $\overline{A}$ 入力と立ち上がりエッジでトリガする B 入力および $\overline{CLR}$ 入力があります。$\overline{A}$、B 入力はシュミット･トリガ入力ですので入力信号の上昇、下降時間が長い場合でも（$t_r = t_f = 1$ s）確実に動作します。いったんトリガされると出力は $\overline{CLR}$ 入力を “L” にしない限り、外付け抵抗とコンデンサにより決まる一定時間単安定モードを継続します。単安定時間内に再度トリガ入力が与えられるとそのトリガも有効となり単安定モードを持続させることができます。外付けコンデンサ（Cx）は制限なし、外付け抵抗（Rx）は V_{CC} = 2.0 V のとき 5 kΩ以上、V_{CC} ≧ 3.0 V のとき 1 kΩ以上の範囲で使用できます。これらの時定数を任意に選ぶことにより、広い範囲に渡るパルス出力が得られます。Cx、Rx の時定数が 1 ms 以上のとき出力パルス幅はほぼ tw (out) ≃ 1.0 Cx･Rx となります。また、すべての入力には静電破壊から素子を保護するために、ダイオードが付加されています。

TC74HC123AP



DIP16-P-300-2.54A

TC74HC123AF



SOP16-P-300-1.27A

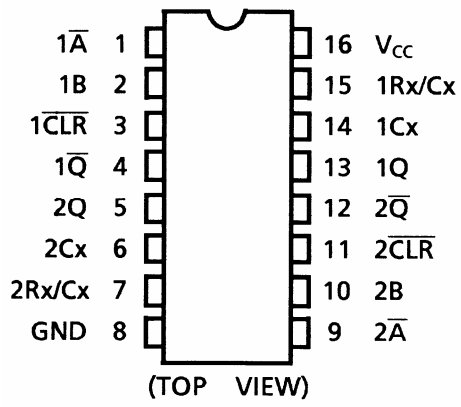
質量
DIP16-P-300-2.54A : 1.00 g (標準)
SOP16-P-300-1.27A: 0.18 g (標準)

特　長 (注)

- 高速動作　：t_{pd} = 25 ns (標準) (V_{CC} = 5 V)
- 低消費電流　スタンバイ時: I_{CC} = 4 μA (最大) (Ta = 25°C)
  動作時: I_{CC} = 700 μA (最大) (V_{CC} = 5 V)
- 高雑音余裕度　：$V_{NIH} = V_{NIL}$ = 28% V_{CC} (最小)
- 高ファンアウト　：LSTTL 10 個を直接駆動可能
- 対称出力インピーダンス　：$|I_{OH}| = I_{OL}$ = 4 mA (最小)
- バランスのとれた遅延時間：$t_{pLH} \simeq t_{pHL}$
- 広い動作電圧範囲　：V_{CC} (opr) = 2~6 V
- LSTTL (74LS123) と同一ピン接続、同一ファンクション

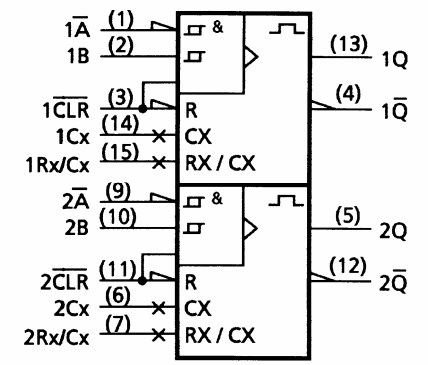
注:　1 回路のみ使用する場合には、$\overline{CLR}$ = “L” とし、Rx/Cx･Cx･Q･$\overline{Q}$ はオープン、その他入力端子は “H” または “L” としてください。

ピン接続図



製品量産開始時期
1988-05

論理図

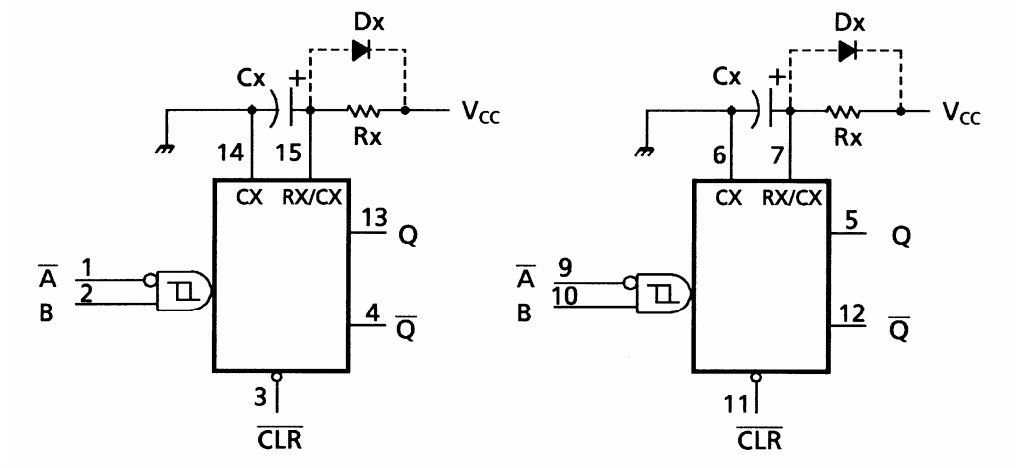


真理値表

Inputs			Outputs		Note
$\overline{A}$	B	$\overline{CLR}$	Q	$\overline{Q}$	
↓	H	H	⎍	⎍	Output Enable
X	L	H	L	H	Inhibit
H	X	H	L	H	Inhibit
L	↑	H	⎍	⎍	Output Enable
L	H	↑	⎍	⎍	Output Enable
X	X	L	L	H	Reset

X: Don’t care

外付け部品接続法 (注 1) (注 2)



注 1: Cx、Rx、Dx は、外付け部品を示します。

注 2: 外付けダイオード Dx について

HC123A では、トリガのない待ち状態のときには、外付けコンデンサ Cx は V_{CC} レベルまで充電されています。従って、HC123A の電源がオフ状態になると、Cx に蓄えられた電荷は Rx を通しても放電しますが、その大半は、Rx/Cx 端子から V_{CC} に向かって順方向になる IC 内部の寄生ダイオードを通して放電されることになります。

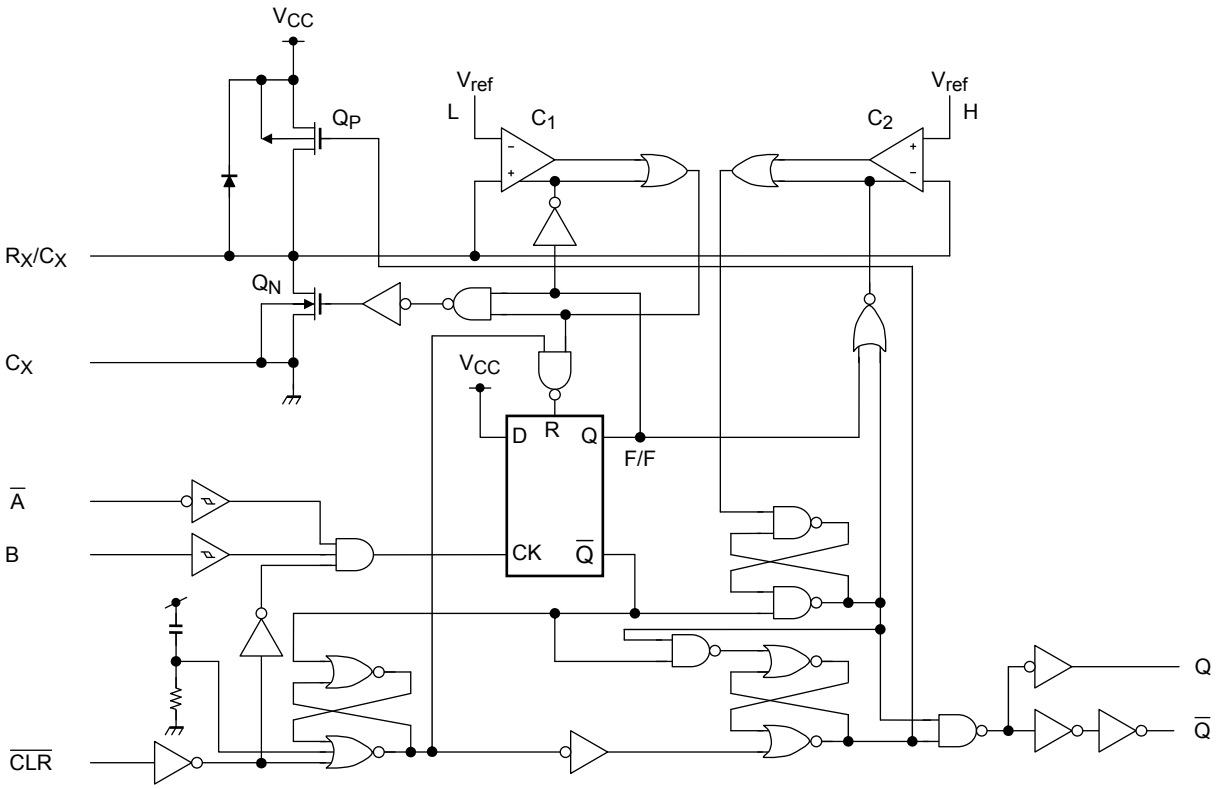
この場合、電源のフィルタコンデンサが充分大きく、電源の下降時間がある程度大きければ、Rx/Cx 端子への突入電流は自動的に制限されますが、Cx が大きく、かつ電源の下降時間が短い場合には、過電流による熱破壊やラッチアップによる 2 次破壊の危険があります。Rx/Cx 端子の寄生ダイオード順電流は定格上±20 mA ですので、Cx の大きい場合、電源の下降時間 t_f は、

$$t_f \geqq (V_{CC} - 0.7) \cdot Cx/20\ mA$$

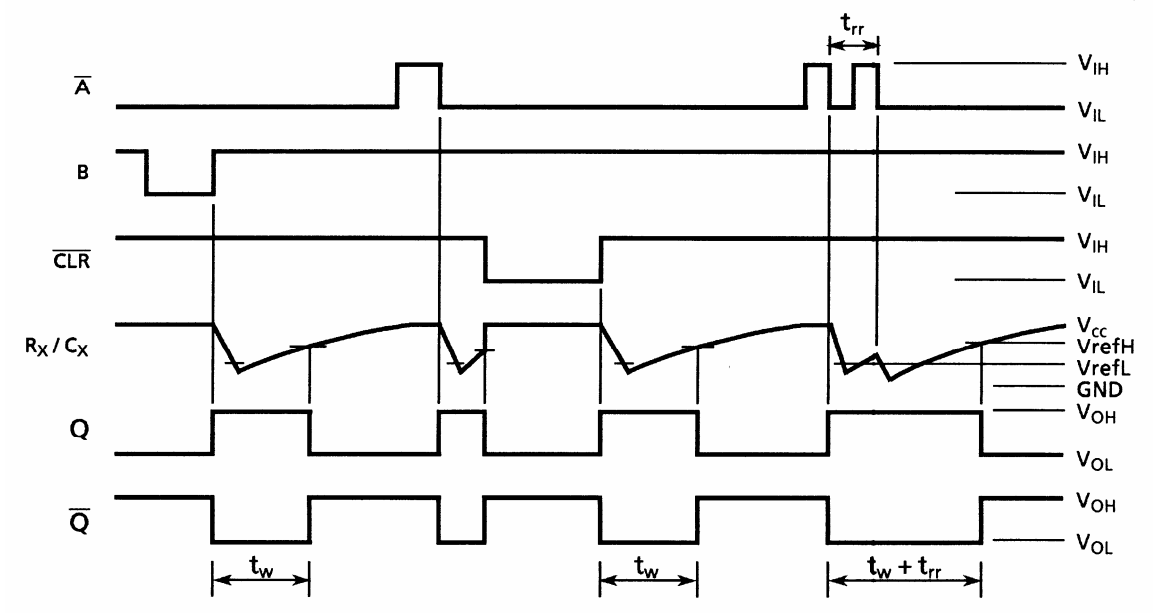
(t_f: 電源断時より電源レベルが ≃ 0.4 V_{CC} まで下降するまでの時間)

の式を満たす必要があります。電源の下降時間が上式を満足しない場合には、Cx/Rx 端子への過電流保護のために上図に示すクランピングダイオードが必要です。

システム図



タイミング図



動作説明

(1) 静止状態

トリガが与えられる前の静止状態では、Rx/Cx の端子の電位を決める Q_P、Q_N (システム図参照) の両トランジスタがともに “オフ” しているため、外付けコンデンサは V_{CC} レベルまで充電されています。

この場合にはまた、タイミングを決定する 2 個のコンパレータ、および $V_{ref}H$、$V_{ref}L$ の 2 個の基準電圧発生源はすべて動作を停止しているため、電源電流はリーク成分のみとなります。

(2) トリガ動作

$\overline{A}$ 入力が “L” レベルのときに B 入力に立ち上がり信号が与えられた場合、または B 入力が “H” レベルのときに $\overline{A}$ 入力に立ち下がり信号が与えられた場合および $\overline{A}$ 入力が “L” レベル、B 入力が “H” レベルのときに $\overline{CLR}$ 入力に立ち上がり信号が与えられた場合には、トリガが受け付けられます。トリガが受け付けられると、その瞬間に C1、C2 のコンパレータは動作を開始し、Q_N が “オン” します。従って、コンデンサの電荷は Q_N を通して放電し、Rx/Cx 電位が低下します。Rx/Cx 電位が、IC 内部の低レベル基準電圧 $V_{ref}L$ まで下がると、コンパレータ C1 の出力は “L” となり、トリガコントロール F/F がリセットされると同時に Q_N が “オフ” します。ここで C1 は動作を停止しますが、C2 は動作を続けます。Q_N が “オフ” すると Rx/Cx 電位は、外付けコンデンサ Cx と抵抗 Rx の時定数で上昇を開始します。

一方、出力 Q は、トリガが与えられると IC 内部の F/F およびゲートの遅延時間後には “H” レベルになり、Rx/Cx 電位が下降から上昇モードに転じても “H” レベルを継続しています。

Rx/Cx 電位がさらに上昇を続け IC 内部の高レベル基準電圧 $V_{ref}H$ に達すると、コンパレータ C2 電位が “L” レベルになり、Q 出力を “L” レベルに戻すとともに、C2 自身も動作を停止します。すなわち、トリガが与えられてから、Rx/Cx 電位が再び $V_{ref}H$ に戻るまでの間単安定モードを継続します。

CxRx の時定数が充分大きく、コンデンサの放電時間と IC 内部の遅延時間が無視できる場合、出力パルス幅は、$t_{w\ (OUT)} = 1.0\ CxRx$ で計算できます。

(3) リトリガ動作

単安定モード時に別のトリガが与えられた場合、IC がすでにコンデンサの充電サイクルに入っていれば、そのトリガは受け付けられて Rx/Cx 端子は再度 $V_{ref}L$ まで引き下げられます。従い、設定された出力パルス幅より短いサイクルでトリガが継続されるならば、出力 Q は “H” を保つことになります。ただし、トリガが非常に近接して与えられた場合、2 度目のトリガ時に IC がまだ放電サイクルであったとするとトリガは無効になります。2 度目のトリガが有効になる最小時間 t_{rr} (min) は、V_{CC} と Cx に依存します。

(4) リセット動作

$\overline{CLR}$ 端子は通常 “H” レベルで使用しますが、$\overline{CLR}$ を “L” にすると論理的に Q 出力は “L” となり、かつトリガコントロール F/F もリセットされているためトリガは無効になります。

さらに Q_P が “オン” するため、Cx も急速に V_{CC} レベルまで充電されます。

すなわち、$\overline{CLR}$ 端子を “L” にすることにより、IC の動作中/非動作中を問わず、システム動作を静止状態に瞬時に引き戻すことができます。

絶対最大定格 (注 1)

項目	記号	定格	単位
電源電圧	V_{CC}	−0.5~7	V
入力電圧	V_{IN}	−0.5~V_{CC} + 0.5	V
出力電圧	V_{OUT}	−0.5~V_{CC} + 0.5	V
入力保護ダイオード電流	I_{IK}	±20	mA
出力寄生ダイオード電流	I_{OK}	±20	mA
出力電流	I_{OUT}	±25	mA
電源 / GND 電流	I_{CC}	±50	mA
許容損失	P_D	500 (DIP) (注 2)/180 (SOP)	mW
保存温度	T_{stg}	−65~150	°C

注 1: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1 つの項目も超えてはなりません。
本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。
弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 2: Ta = −40~65°C まで、500 mW。Ta = 65~85°C の範囲では−10 mW/°C で、300 mW までディレーティングしてください。

動作範囲 (注 1)

項目	記号	定格	単位
電源電圧	V_{CC}	2~6	V
入力電圧	V_{IN}	0~V_{CC}	V
出力電圧	V_{OUT}	0~V_{CC}	V
動作温度	T_{opr}	−40~85	°C
入力上昇、下降時間 ($\overline{CLR}$ 入力のみに適用)	t_r, t_f	0~1000 (V_{CC} = 2.0 V) 0~500 (V_{CC} = 4.5 V) 0~400 (V_{CC} = 6.0 V)	ns
外付けコンデンサ	Cx	制限なし (注 2)	F
外付け抵抗	Rx	5 k 以上 (V_{CC} = 2.0 V) (注 2) 1 k 以上 (V_{CC} ≧ 3.0 V) (注 2)	Ω

注 1: 動作範囲は動作を保証するための条件です。
使用していない入力は V_{CC}、もしくは GND に接続してください。

注 2: Rx および Cx の最大許容値は、Cx のリーク電流、Rx/Cx 端子の入力リーク電流、および配線基板の表面抵抗などに起因するリーク電流に関係します。

Rx > 1 MΩの場合、外部ノイズの影響を受けやすくなります。

電気的特性

DC特性

項目		記号	測定条件		V_{CC} (V)	Ta = 25°C 最小	標準	最大	Ta = −40~85°C 最小	最大	単位
入力電圧	“H” レベル	V_{IH}	—		2.0	1.50	—	—	1.50	—	V
					4.5	3.15	—	—	3.15	—	
					6.0	4.20	—	—	4.20	—	
	“L” レベル	V_{IL}	—		2.0	—	—	0.50	—	0.50	
					4.5	—	—	1.35	—	1.35	
					6.0	—	—	1.80	—	1.80	
出力電圧 (Q, $\overline{Q}$ 出力)	“H” レベル	V_{OH}	V_{IN} = V_{IH} or V_{IL}	I_{OH} = −20 μA	2.0	1.9	2.0	—	1.9	—	V
					4.5	4.4	4.5	—	4.4	—	
					6.0	5.9	6.0	—	5.9	—	
				I_{OH} = −4 mA	4.5	4.18	4.31	—	4.13	—	
				I_{OH} = −5.2 mA	6.0	5.68	5.80	—	5.63	—	
	“L” レベル	V_{OL}	V_{IN} = V_{IH} or V_{IL}	I_{OL} = 20 μA	2.0	—	0.0	0.1	—	0.1	
					4.5	—	0.0	0.1	—	0.1	
					6.0	—	0.0	0.1	—	0.1	
				I_{OL} = 4 mA	4.5	—	0.17	0.26	—	0.33	
				I_{OL} = 5.2 mA	6.0	—	0.18	0.26	—	0.33	
入力電流		I_{IN}	V_{IN} = V_{CC} or GND		6.0	—	—	±0.1	—	±1.0	μA
R_X/C_X 端子入力電流		I_{IN}	V_{IN} = V_{CC} or GND		6.0	—	—	±0.1	—	±1.0	μA
静的消費電流		I_{CC}	V_{IN} = V_{CC} or GND		6.0	—	—	4.0	—	40.0	μA
動的消費電流 (注)		I_{CC}'	V_{IN} = V_{CC} or GND Rx/Cx = 0.5 V_{CC}		2.0	—	45	200	—	260	μA
					4.5	—	400	500	—	650	μA
					6.0	—	0.7	1.0	—	1.3	mA

注: 1 回路当たり

タイミング推奨動作条件 (input: $t_r = t_f = 6$ ns)

項目	記号	測定条件		Ta = 25°C V_{CC} (V)	標準	Limit	Ta = −40 ~85°C Limit	単位
最小トリガパルス幅	$t_{W(L)}$ $t_{W(H)}$	—		2.0	—	75	95	ns
				4.5	—	15	19	
				6.0	—	13	16	
最小クリアパルス幅	$t_{W(L)}$	—		2.0	—	75	95	ns
				4.5	—	15	19	
				6.0	—	13	16	
最小リトリガ時間	t_{rr}	Rx = 1 kΩ Cx = 100 pF		2.0	325	—	—	ns
				4.5	108	—	—	
				6.0	78	—	—	
		Rx = 1 kΩ Cx = 0.01 μF		2.0	5.0	—	—	μs
				4.5	1.4	—	—	
				6.0	1.2	—	—	

AC特性 (C_L = 15 pF, V_{CC} = 5 V, Ta = 25°C)

項目	記号	測定条件	最小	標準	最大	単位
出力上昇、下降時間	t_{TLH} t_{THL}	—	—	4	8	ns
伝搬遅延時間 ($\overline{A}$, B-Q, $\overline{Q}$)	t_{pLH} t_{pHL}	—	—	25	36	ns
伝搬遅延時間 ($\overline{CLR}$ trigger-Q, $\overline{Q}$)	t_{pLH} t_{pHL}	—	—	26	41	ns
伝搬遅延時間 ($\overline{CLR}$-Q, $\overline{Q}$)	t_{pLH} t_{pHL}	—	—	16	27	ns

AC特性 (C_L = 50 pF, input: $t_r = t_f$ = 6 ns)

項目	記号	測定条件		Ta = 25°C			Ta = −40~85°C		単位
			V_{CC} (V)	最小	標準	最大	最小	最大	
出力上昇、下降時間	t_{TLH} t_{THL}	—	2.0	—	30	75	—	95	ns
			4.5	—	8	15	—	19	
			6.0	—	7	13	—	16	
伝搬遅延時間 ($\overline{A}$, B-Q, $\overline{Q}$)	t_{pLH} t_{pHL}	—	2.0	—	102	210	—	265	ns
			4.5	—	29	42	—	53	
			6.0	—	22	36	—	45	
伝搬遅延時間 ($\overline{CLR}$ trigger-Q, $\overline{Q}$)	t_{pLH} t_{pHL}	—	2.0	—	102	235	—	295	ns
			4.5	—	31	47	—	59	
			6.0	—	23	40	—	50	
伝搬遅延時間 ($\overline{CLR}$-Q, $\overline{Q}$)	t_{pLH} t_{pHL}	—	2.0	—	68	160	—	200	ns
			4.5	—	20	32	—	40	
			6.0	—	16	27	—	34	
出力パルス幅	t_{wOUT}	Cx = 28 pF Rx = 6 kΩ (V_{CC} = 2 V)	2.0	—	700	2000	—	2500	ns
		Rx = 2 kΩ (V_{CC} = 4.5 V, 6 V)	4.5	—	250	400	—	500	
			6.0	—	210	340	—	425	
		Cx = 0.01 μF Rx = 10 kΩ	2.0	90	110	130	90	130	μs
			4.5	95	105	115	95	115	
			6.0	95	105	115	95	115	
		Cx = 0.1 μF Rx = 10 kΩ	2.0	0.9	1.0	1.2	0.9	1.2	ms
			4.5	0.9	1.0	1.1	0.9	1.1	
			6.0	0.9	1.0	1.1	0.9	1.1	
2回路間出力パルス幅誤差 (同一パッケージ内)	Δt_{wOUT}	—		—	±1	—	—	—	%
入力容量	C_{IN}	—		—	5	10	—	10	pF
等価内部容量	C_{PD}		(注)	—	162	—	—	—	pF

注: C_{PD} は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

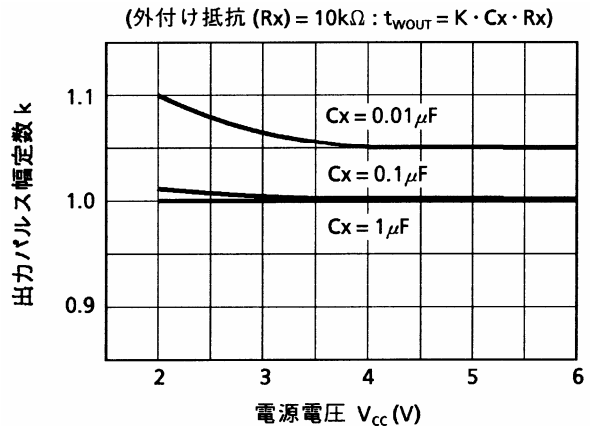
無負荷時の平均動作消費電流は、次式により求められます。

I_{CC} (opr) = $C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}' \cdot$ duty/100 + I_{CC}/2 (1 回路当たり)

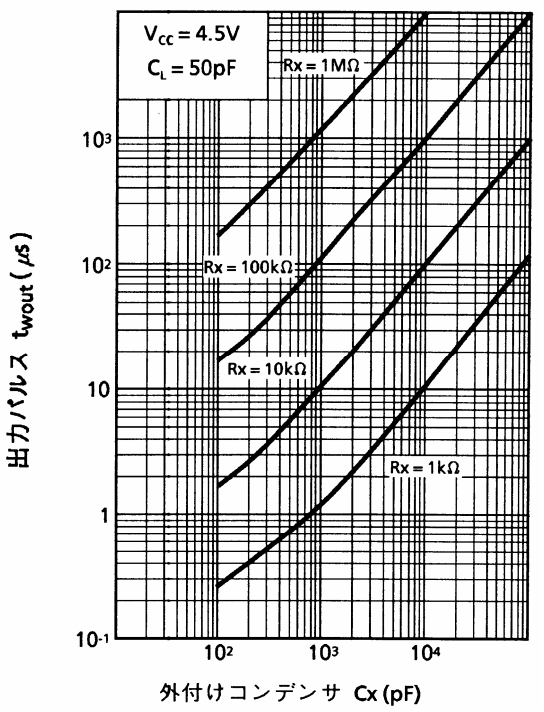
(I_{CC}': 動的消費電流)

(duty: %)

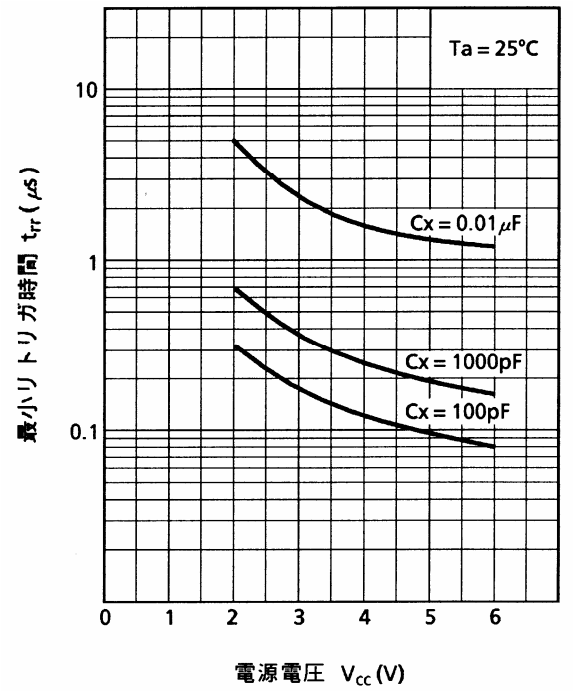
出力パルス幅定数 K-電源電圧 (標準)



出力パルス幅-外付けコンデンサ特性 (標準)

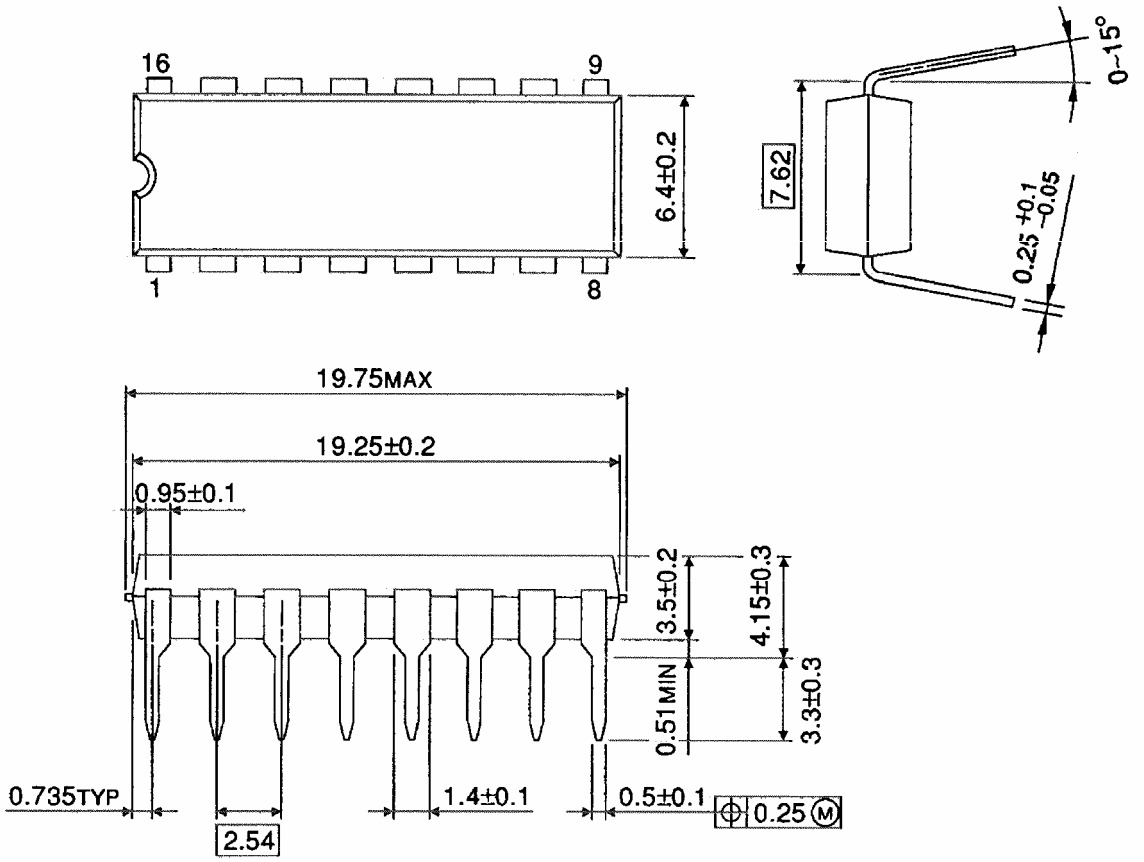


最小トリガ時間-電源電圧特性 (標準)



外形図

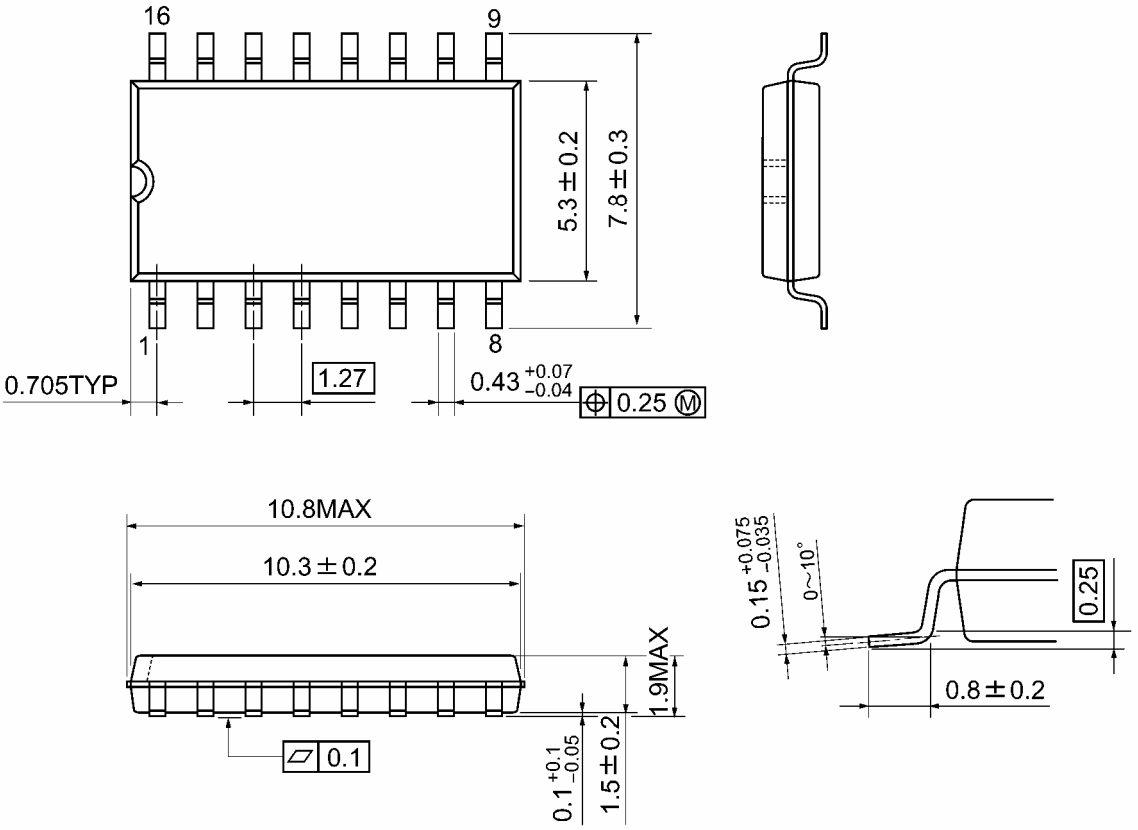
DIP16-P-300-2.54A Unit : mm



質量: 1.00 g (標準)

外形図

SOP16-P-300-1.27A Unit: mm



質量: 0.18 g (標準)

製品取り扱い上のお願い

- 本資料に掲載されているハードウエア、ソフトウエアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体･ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。